

Ievads	3
1. Mikroskaitļotāju aritmētiskie pamati	5
1.1. Pozicionālās skaitīšanas sistēmas	5
1.2. Skaitļu pārvēršana no vienas pozicionālās sistēmas citā	6
1.3. Aritmētiskās darbības binārajā sistēmā	9
2. Mikroskaitļotāju logiskie pamati	11
2.1. Svarīgākās logiskās funkcijas	11
2.2. Logisko funkciju realizācija	13
3. Galvenie tipveida logiskie mezgli un atmiņas iekārtas	14
3.1. Trigeri	14
3.2. Registri	16
3.3. Dešifratori	17
3.4. Selektori	18
3.5. Magistrale	20
3.6. Atmiņas iekārtas	22
4. Mikroprocesoru arhitektūra	27
4.1. Mikroprocesoru struktūra	27
4.2. Mikroprocesora komandu sistēma	30
4.3. Komandu izpildīšana mikroprocesorā	37
5. Mikroskaitļotāju programmēšana	40
5.1. Programmēšana mašīnas valodā	40
5.2. Programmu sazarošanās	42
5.3. Ciklu programmēšana	45
5.4. Programmēšana assemblerā	49
6. Mikroprocesoru sistēmu izveidošanas iespējas	53
6.1. Mikroprocesoru sērijas	53
6.2. Mikroprocesoru komplekti	54
Bibliogrāfiskais saraksts	58